Responda v (Verdadero) o F (Falso) a cada afirmación y justifique su respuestas, utilice el espacio debajo de cada ítem.

Si es falsa explique porque considera que es falsa.

En caso de ser verdadera explique cómo se usa o para que se usa o como funciona, según considere cada caso.

|  |  |
| --- | --- |
|  | **V/F** |
| 1. El simulador VomSim guarda los datos en memoria en formato Big Endian |  |
|  | |
| 2. El registro IP (instrucción pointer) contiene la dirección de memoria de la próxima instrucción a ser ejecutada |  |
|  | |
| 3. Los registros AX, BX, CX y DX son de uso general, 16 bits de longitud y solo los registros AX y BX se pueden dividir en 2 partes de 8 bits cada uno llamados AH, AL, BH, BL |  |
|  | |
| 4. El valor “?” en la inicialización de una variable significa que vale cero en hexadecimal |  |
|  | |
| 5. La instrucción **MOV BX, OFFSET tabla** Inicializa BX con “OFFSET tabla”. Esto indica que se debe cargar en BX el contenido apuntado por la variable tabla. |  |
|  | |
| 6. La definición de datos **tabla DW 1, 2, 4, 8, 16, 30, 60**, **80** puede verse como un arreglo de ocho bytes en el que se inicializaron sus celdas con dichos valores. |  |
|  | |
| 7. En la instrucción DEC *dest ,* el “dest” solo puede ser memoria |  |
|  | |
| 8. La instrucción de salto JZ salta si la bandera de flag Z=0 |  |
|  | |
| 9. La operación PUSH puede colocar un dato con direccionamiento vía memoria en la pila |  |
|  | |
| 10. El pasaje de parámetros por valor via registro puede implementarse en el 8088 |  |
|  | |

**Firma:**